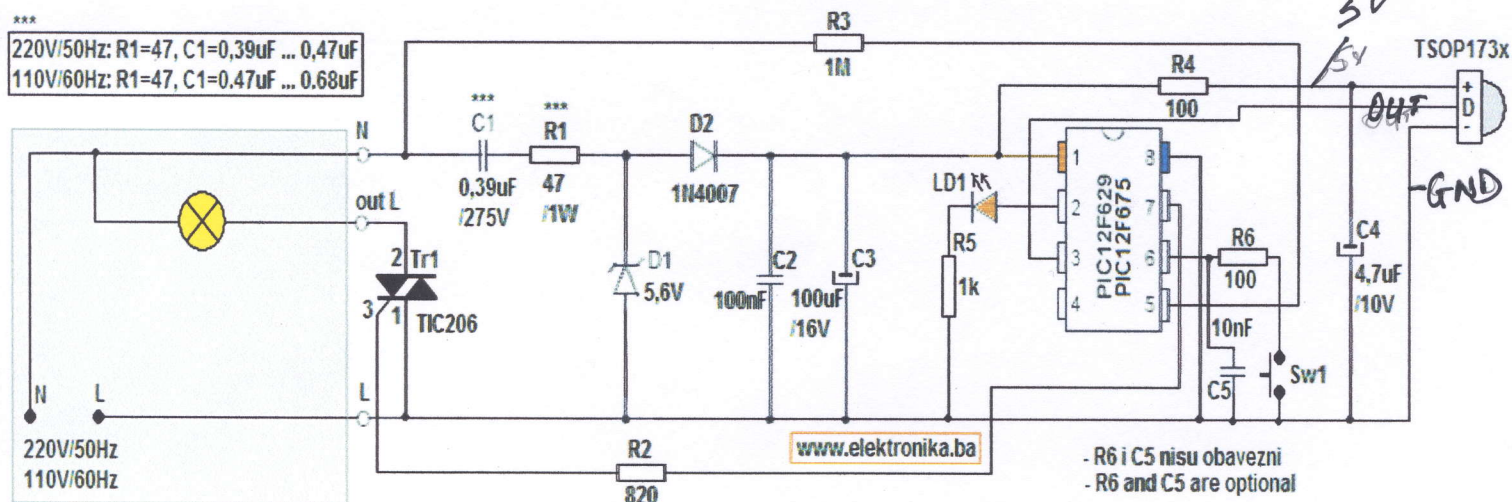


AKO JE OVO SHEMA OVOG GORE IR DIMMERA (617_ir_light_dimmer_v1)



Na ovoj gore shemi, ako se TSOP postavi kao na slici gotovog uređaja Out ide preko R4 (100Ω) na pin 1, Gnd ide direktno na pin 3, a Va 5v na fazu (L), jer je prva na TSOP 1738 i 1138, izlazi isti. Prvi Gnd, drugi Va 5v, trči Out i tako postavljeno na pločicu, ako se ne križaju nogice, čini mi se spojevi su kako sam napisao.

Ako griješim OK. Prihvaćam objašnjenje, kakvo god bilo.